

42V，双通道，15mA到200mA，支持PWM调光功能的线性恒流LED驱动芯片

产品描述

SLM421A 系列产品是用于产生双通道、高精度恒流源的 LED 驱动芯片，在需要调光调色的 LED 照明产品中简单易用。

SLM421A 具有宽输入电压范围、高输出精度、超低 drop-out 压降、卓越的线性/负载调整率等特性，从而确保在球泡灯，吸顶灯，线条灯、发光字等调光调色应用中实现高品质照明驱动。

大多数应用情况下，SLM421A 每路驱动仅需从 SET 到 GND 接一个电阻即可单独设定每通道输出电流。此外，SLM421A 还支持每路 100Hz~20kHz 频率范围内独立的 PWM 调光，且在 100Hz 条件下可实现 1024:1 的调光深度。

SLM421A 每路的过温保护功能在芯片结温达到 135℃时，启动线性降电流功能，从而在降低系统功耗的同时，不会造成 LED 闪烁。

SLM421A 的防静电保护设计可以确保整个照明系统在设计、安装及应用中的安全。

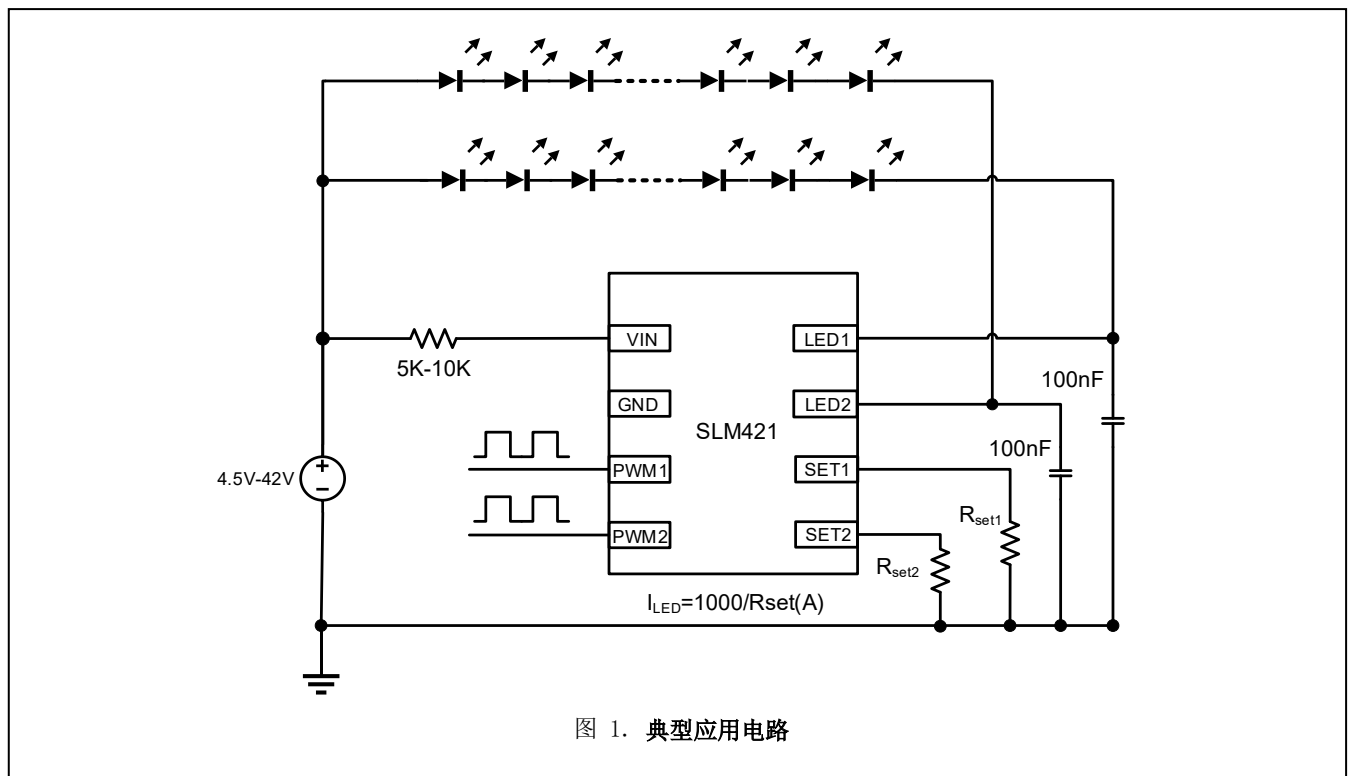
产品特性

- 双通道线性恒流LED驱动
- 每通道15 ~ 200mA，外部电阻设定电流
- 宽输入电压范围：4.5V ~ 42V
- 100Hz~20kHz 调光频率
- 超低drop-out压降（每通道20mA驱动时，低至300mV）
- 每通道±5%输出电流精度
- 电源及负载调变率0.1%/V
- SOP8-EP无铅环保封装

应用

- 球泡灯
- 吸顶灯
- 线条灯
- 标识牌照明模组（商标、指示牌、仓库存储、停车场等）

典型应用电路



目录

产品描述	1
产品特性	1
应用	1
典型应用电路	1
封装形式及引脚定义.....	3
引脚功能	3
订购信息	3
绝对最大额定值	4
电气特性	5
应用信息	6
输出电流设定.....	6
系统设计优化以减少芯片的功耗.....	6
过温保护：线性降电流.....	6
典型工作特性曲线.....	7
封装规格	9
修订历史记录	10

封装形式及引脚定义

封装形式	引脚定义
SOP8-EP	

引脚功能

SOP8-EP	引脚名	功能
1	PWM1	通道一PWM信号输入
2	LED1	通道一电流输出端
3	V _{IN}	芯片输入端
4	SET2	通道二外接电阻设定输出电流值
5	PWM2	通道二PWM信号输入
6	LED2	通道二电流输出端
7	GND	芯片地
8	SET1	通道一外接电阻设定输出电流值
EP	EP	散热片。推荐连接到PCB上的GND以增加系统散热。

订购信息

工作温度范围： -40°C to +125°C

产品型号	封装	数量
SLM421ACB-13GTR	SOP8-EP	2500/Reel
SLM421ACB-GT	SOP8-EP	100/Tube

绝对最大额定值

V _{IN} , PWM1, PWM2, LED1, LED2 to Ground		-0.3V ~ 48V
SET1, SET2 to Ground		-0.3V ~ 6.5V
输出电流		420mA
总功耗, P _{TOT} , SOP8-EP		1.6w (T _s ≤100°C)
最大结温, T _{JMAX}		150°C
存储温度范围, T _{STG}		-65° ~ +150°C
工作结温, T _J		-40°C ~ +125°C
封装热阻	Junction to Ambient, R _{th-JA}	60 °C/w
	Junction to Case, R _{th-JC}	15 °C/w
ESD (HBM)		4000 V
ESD (CDM)		1000 V
Latch-up		+/- 100mA

电气特性

测试条件为 $T_J = -40^{\circ}\text{C} \sim +125^{\circ}\text{C}$ 。典型值均在 $T_J = 25^{\circ}\text{C}$ 时测得。

符号	参数	测试条件	最低	典型值	最高	单位
V_{IN}	Input voltage operation range		4.5		42	V
I_Q	Chip quiescent current	$V_{IN} \geq 5V$	300	400	650	μA
I_P	Sink current (CH1 and CH2)	$V_{IN} \geq 5V$	15		200	mA
I_{SKEW}	Sink current accuracy	$V_{IN} = 5V, V_{LED} = 3V$			5	%
I_{LK}	Output leakage current	$V_{IN} = 0V, V_{LED} = 42V$			1	μA
V_{LED_MIN}	Minimum drop out voltage	$V_{IN} \geq 5V, I_{LED} = 20\text{mA}$		0.30		V
		$V_{IN} \geq 5V, I_{LED} = 60\text{mA}$		0.35		
		$V_{IN} \geq 5V, I_{LED} = 100\text{mA}$		0.5		
		$V_{IN} \geq 5V, I_{LED} = 150\text{mA}$		0.6		
		$V_{IN} \geq 5V, I_{LED} = 200\text{mA}$		0.8		
LDR	Sink current load regulation	$V_{IN} = 5V, V_{LED}$ from 3V to 42V		0.1		%/V
LNR	Sink current line regulation	V_{IN} from 5V to 42V, $V_{LED} = 3V$		0.1		%/V
TR	Temperature regulation	$V_{IN} = 5V, V_P = 3V$		0.1		%/ 10°C
V_{IH}	PWM Logic "1" input voltage	$V_{IN} \geq 5V$	1.4			V
V_{IL}	PWM Logic "0" input voltage	$V_{IN} \geq 5V$			0.4	
f_{REQ}	PWM Dimming frequency		0.1		20	kHz
DR	Dimming ratio	At 500Hz dimming		1024		
t_R	Dimming Rising Time	At 500Hz dimming	2	3	4	μs
t_F	Dimming Falling Time	At 500Hz dimming	25	30	35	ns
t_D	Dimming Propagation Delay	At 500Hz dimming	1	2	3	μs
T_{CD}	Thermal current derating temperature			135		$^{\circ}\text{C}$
T_{SD}	Thermal shutdown temperature			160		$^{\circ}\text{C}$

应用信息

SLM421A 系列产品是用于产生双通道、高精度恒流源的 LED 驱动芯片，在需要调光调色的 LED 照明产品中简单易用。

封装热阻

在应用时需充分考虑整个照明系统的功耗与散热问题。选用芯片电流值越高，越须降低 SLM421A 输出端压降，以避免芯片及系统本身过热。降低输出端电压的方法如下：

- 在能维持恒流的情况下，尽量降低电源电压。
- 在能维持恒流的情况下，尽量增加恒流串联回路中 LED 的数量。
- 在能维持恒流的情况下，于恒流串联回路中，加上降压电阻，以减少 SLM421A 的输出端电压。

产品的功耗取决于以下因素： θ_{JA} , PCB 版图，应用环境气流以及芯片结温与环境温差。芯片的最大功耗可以根据以下公式换算：

$$P_{D(MAX)} = \frac{T_{J(MAX)} - T_A}{\theta_{JA}}$$

$T_{J(MAX)}$ 是最高结温；

T_A 是环境温度；

θ_{JA} 是热阻。

芯片最高结温是 125°C，最高工作环境温度可由 SLM421 功耗及热阻来计算。SLM421A 的 SOP8-EP 封装在 51 x 51mm 2oz 双层 PCB 板上的热阻分别约为 150°C/W 和 60°C/W，因此在 25°C 工作温度下的最大功耗是：

$$P_{D(MAX)} = \frac{125 - 25}{60} = 1.6\text{w} \text{ --- SOP8-EP}$$

如果增加环境的空气对流，或者选用更好散热条件的 PCB 板，则产品可以支持更高的应用功耗。

输出电流设定

SLM421 的每个通道各有一个 R_{SET} 脚用于设定每路的输出电流，在使芯片管脚外接一个电流设定电阻 SET 到地，每路输出的电流就可以由下式算出：

$$I_{LED} = (1000/R_{SET}) \text{ A}$$

如外接电阻 5kOhm，则输出电流为 200mA。

系统设计优化以减少芯片的功耗

由于 SLM421A 是一颗线性恒流芯片，在照明系统的应用中，输入电压越高，同等电流的情况下，芯片上所承受的功耗越高。所以为了降低芯片的功耗，同时提高整个系统的效率，输入电压在满足芯片恒流工作的情况下，需要尽可能的小。下述方法可以有效降低芯片上的功耗：

- 在满足恒流工作的情况下，降低输入电压
- 在满足恒流工作的情况下，串更多的灯珠
- 在电路中串接分压电阻，需要考虑电阻的功耗
- 建议在输入电源端和地之间接一个 0.1uF~10uF 的陶瓷电容，以有效提高系统的稳定性
- 建议在 LED 管脚和地之间接一个 100nF 的陶瓷电容以提高系统的可靠性，特别是对于汽车电子的应用场景。

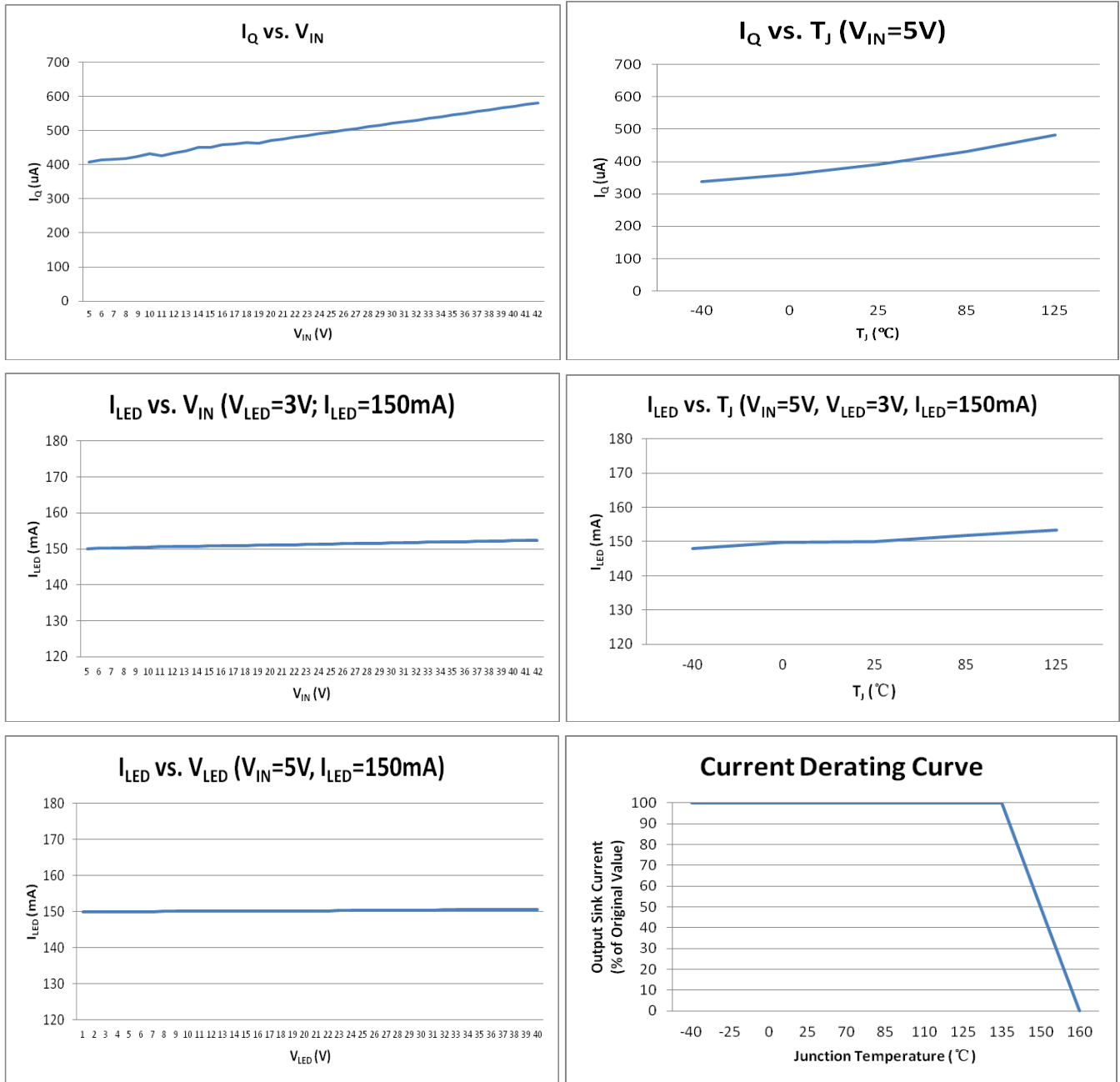
过温保护：线性降电流

IC 结温过高可能会造成芯片损坏、系统发热着火等不可弥补的损失。过高的结温可能由大电流工作、线路板设计差或环境温度高等因素造成。

SLM421A 具有过温保护功能。在 SLM421A 结温上升到 135°C 时，过温保护电路会开始限制芯片输出电流。输出电流在芯片结温达到 160°C 时，输出电流会线性降低到 0。

典型工作特性曲线

测试条件为: $T_J = 25^\circ\text{C}$, $V_{DD} = 5.0\text{V}$, $V_P = 3.0\text{V}$ 。



贴片条件及温度曲线

Profile Feature	Pb-Free Assembly
Preheat & Soak	
Temperature min (T _{smin})	150°C
Temperature max (T _{smax})	200°C
Time (T _{smin} to T _{smax}) (t _s)	60-120 seconds
Average ramp-up rate (T _{smax} to T _p)	3°C/second max.
Liquidous temperature (T _L)	217°C
Time at liquidous (t _L)	60-150 seconds
Peak package body temperature (T _p)*	Max 260°C
Time (t _p)** within 5°C of the specified classification temperature (T _c)	Max 30 seconds
Average ramp-down rate (T _p to T _{smax})	6°C/second max.
Time 25°C to peak temperature	8 minutes max.

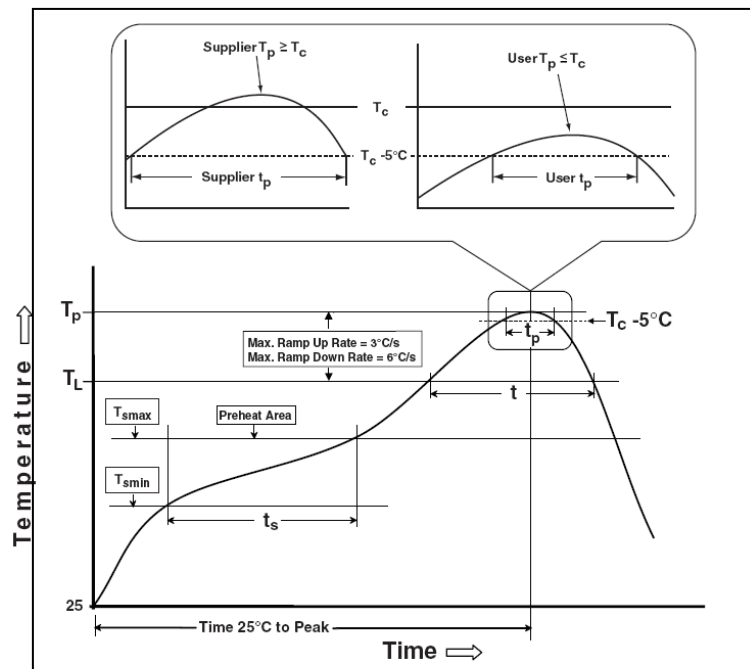
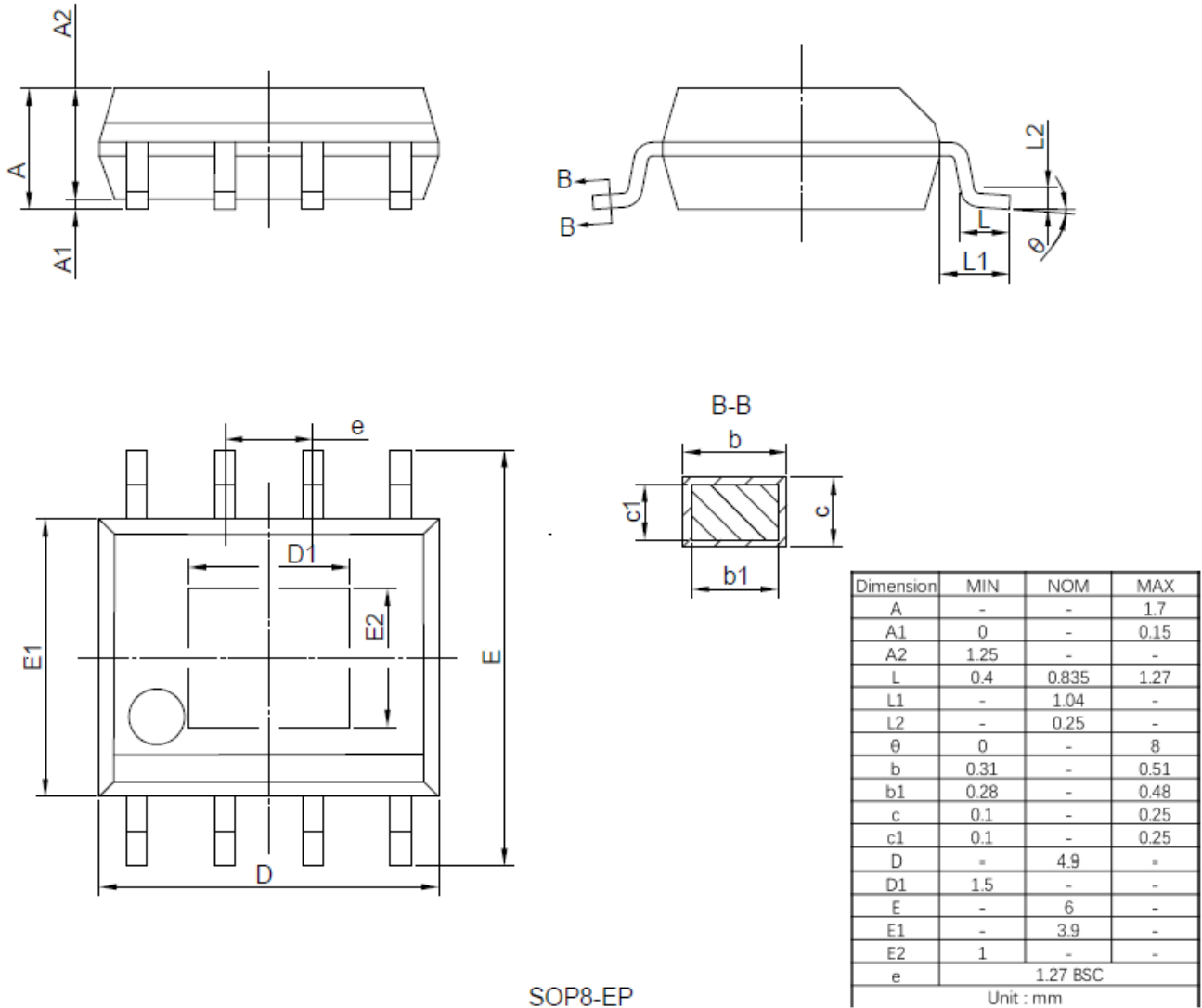


图 2.贴片温度曲线

封装规格



Note: All dimensions in millimeters unless otherwise stated.

图 3.SOP8-EP 封装尺寸

修订历史记录

注：之前版本的页码可能与当前版本有所不同。

页码或者项目	修改内容
Rev. 1.0 数据手册, 2019/8/29	
整篇文档	数明半导体标识变动
第一页, 图 1	典型应用图
Rev1.1 规格书, 2022/4/12	
整篇文档	数明半导体标识变动及规格书格式变动
Rev1.2 规格书, 2022/9/29	
整篇文档	封装名称SOIC8-EP变更为SOP8-EP
	封装POD变动
Rev1.3 规格书, 2022/10/15	
第三页	在引脚功能这一章节, 删除 EP “亦是芯片地” 的描述